

Marco Storace è nato [REDACTED]. Ha conseguito la laurea in Ingegneria Elettronica (110 e lode) nel 1994 e il dottorato di ricerca in Ingegneria Elettrica nel 1998. Dal 2004 è Prof. Associato presso il Dipartimento di Ingegneria Biofisica ed Elettronica dell'Università di Genova. Ha svolto periodi di ricerca presso l'EPFL, a Losanna (CH), nel 1998 e nel 2002, sotto la guida del Prof. Martin Hasler. I suoi principali interessi di ricerca riguardano teoria e applicazioni dei circuiti, con particolare riferimento a modelli circuitali di sistemi non lineari (p.es., isteresi, neuroni biologici, reti complesse), metodi per l'approssimazione lineare a tratti e la sintesi circuitale di sistemi non lineari, metodi di analisi e sintesi di circuiti non lineari, dinamica non lineare e analisi delle biforcazioni. È (co)autore di 2 libri e circa 160 articoli scientifici (https://scholar.google.it/citations?user=JfsZE_sAAAAJ&hl=it&oi=ao), più della metà dei quali pubblicati su riviste internazionali. È stato relatore invitato a workshop internazionali e 'chairman' di sessioni in conferenze internazionali. È stato Associate Editor delle IEEE Transactions on Circuits and Systems-II, Area: Nonlinear Circuits and Systems, 2008-2009. Svolge il ruolo di revisore per molte riviste internazionali, conferenze internazionali e enti di ricerca internazionali. È stato coordinatore del progetto europeo FP7 MOBY-DIC (<https://cordis.europa.eu/project/id/248858/it>). È stato coordinatore dell'unità di ricerca di Genova in un PRIN04 e coordinatore nazionale di un PRIN06. L'attività didattica (presso l'Università di Genova dal 1999 e il Politecnico di Milano dal 2000 al 2003) riguarda circuiti (lineari e non lineari), dinamiche non lineari e teoria delle biforcazioni.