

Prof. Giorgio Delzanno, DIBRIS, UNIVERSITA' DI GENOVA

Giorgio Delzanno si è laureato in Informatica pre nel 1992. Ha difeso la tesi di Dottorato in Informatica nel 1998 (Dottorato nel consorzio Genova, Udine e Pisa) ed è stato Post-Doc al Max Planck Institut di Saarbruecken fino a fine 1999. E' stato ricercatore Universitario presso l'Università di Genova dal 1 Novembre 2000 al 31 Dicembre 2004. E' stato Professore Associato presso l'Università di Genova dal gennaio 2005 a giugno 2018. E' Professore Ordinario presso l'Università di Genova da luglio 2018.

Ha esperienza come docente dei seguenti corsi:

2003-10 Titolare Sistemi operativi I per il Corso di Laurea in Informatica, Università di Genova, 90 ore;
2003-08 Co-titolare Intelligenza Artificiale 2 per il Corso di Laurea in Informatica, Università di Genova;
2011-19 Titolare Programmazione Concorrente e Distribuita per il Corso di Laurea in Informatica, 6-9 CFU, Università di Genova; 2011-14 Titolare Computer Aided Verification, per il Corso di Laurea Magistrale in Informatica, 6 CFU; 2015-19 Titolare Ubiquitous Computing, per il Corso di Laurea Magistrale in Informatica, 6 CFU; 2019-20 Co-titolare di Introduzione alla Data Science e Informatica per Creatività per il Corso di Laurea Triennale in Informatica da 6 crediti; Large Scale Computing, High Performance Computing e Internet of Things per il Corso di Laurea Magistrale in Computer Science da 9 crediti. Ha tenuto inoltre numerosi corsi di dottorato su aspetti di ricerca (analisi e validazione di software, sistemi concorrenti e protocolli). Ha inoltre partecipato alle ultime due edizioni del Master Epict con lezioni su Pensiero Computazionale e Coding, al Master FESR su IoT/Big Data e al Master MAIA in collaborazione con Digital Tree e Microsoft su Machine Learning e AI.

Attualmente è coordinatore del Dottorato di Ricerca in Ingegneria Informatica e dei Sistemi presso l'Università di Genova. Dal 2012 è membro della Commissione Orientamento del CdS di Informatica e vice coordinatore della Laurea Magistrale in Computer Science. E' rappresentante di sede presso il GRIN. Inoltre è stato membro della Giunta del DIBRIS fino alla fine del 2018.

L'attività di ricerca si è svolta principalmente nelle seguenti aree: AI and Computational Logic: Logic Programming, Constraints, Multiagent Systems; Formal Methods: Model Checking, Abstract Interpretation, Parameterized Verification; Concurrent and Distributed Systems, Ubiquitous and Pervasive Computing, Internet of Things; Computer Science Education: Computational Thinking and Coding.

Nell'ambito della propria ricerca ha partecipato a numerosi comitati di programma e organizzato conferenze, workshop e scuole di dottorato (es. nel 2016 la scuola Internazionale MOVEP a Genova).

Recentemente è stato co-chair dei workshop APCSE 2020 di UMAP 2020.

È co-fondatore del Druidlab, laboratorio congiunto con il Gruppo FOS di Genova, e membro del GRIN, dell'INSTM, del laboratorio CINI su Smart Cities e del gruppo Indam GNCS.

Ha lavorato su numerosi progetti sia di ricerca (es PRIN su aspetti legati a validazione di sistemi) che industriale (su sistemi concorrenti, distribuiti, IoT) in collaborazione con SIIT di Genova, ASI e numerose aziende sul territorio. A seguito di una di queste collaborazioni nel 2019 ha presentato la domanda di brevetto, insieme a R. Queirolo, A. Ferrando, V. Petit, L. Moreno, per un sistema basato su progressive web app per video perizie da remoto.

Pubblicazioni recenti

Luca Bixio, Giorgio Delzanno, Stefano Rebor, Matteo Rulli:

A Flexible IoT Stream Processing Architecture Based on Microservices. Inf. 11(12): 565 (2020)

Giorgio Delzanno, Angelo Ferrando, Sylvain Conchon: Declarative Parameterized Verification of Distributed Protocols, Accepted for publication in Fundam. Inform., June 2020.

Giorgio Delzanno, Giovanna Guerrini, Viviana Mascardi and Daniele Traversaro: PyWeCode: Towards a Collaborative Coding Framework based on the arcade Python Library, APCSE@ACM UMAP 2020

Giorgio Delzanno, Giovanna Guerrini, Viviana Mascardi, Luca Gelati, Vincenzo Petito, Francesca Vitali, Angelo Ferrando, Davide Ancona, Manuela Chessa, Nicoletta Noceti and Francesca Odone: Slow Rogaining: An Innovative Teamwork Model for Computer Science Education, APCSE@ACM UMAP 2020

Giorgio Delzanno: Towards the Automated Verification of Publish/Subscribe Networks. OVERLAY@AI*IA 2019: 35-40

Chiara Capone, Rafael H. Bordini, Viviana Mascardi, Giorgio Delzanno, Angelo Ferrando, Luca Gelati, Giovanna Guerrini: Smart RogAgent: Where Agents and Humans Team Up. PRIMA 2019: 541-549

Maurizio Leotta, Vincenzo Petito, Luca Gelati, Giorgio Delzanno, Giovanna Guerrini, Viviana Mascardi: Orchestrated crowdsourced testing of a mobile web application: a case study. Programming 2019: 17:1-17:6

Giorgio Delzanno: Parameterised Verification of Publish/Subscribe Networks with Exception Handling. Reachability Problems 2019: 107-120, 2018

Giorgio Delzanno: Logic-based Verification of the Distributed Dining Philosophers Protocol. Fundam. Inform. 161(1-2): 113-133 (2018)

Domenico Cantone, Giorgio Delzanno: Games, automata, logics and formal verification (GandALF 2016). Inf. Comput. 262(Part): 187-188 (2018)

Maurizio Leotta, Diego Clerissi, Dario Olanas, Filippo Ricca, Davide Ancona, Giorgio Delzanno, Luca Franceschini, Marina Ribaud: An acceptance testing approach for Internet of Things systems. IET Softw. 12(5): 430-436 (2018)

Giorgio Delzanno: Parameterized Verification of Publish/Subscribe Protocols via Infinite-state Model Checking. CILC 2018: 97-111

Sylvain Conchon, Giorgio Delzanno, Angelo Ferrando: Declarative Parameterized Verification of Topology-Sensitive Distributed Protocols. NETYS 2018: 209-224

Giorgio Delzanno, Giovanna Guerrini: An IoT-enabled Framework for Context-aware Role-based Access Control. SEBD 2018

Giorgio Delzanno, Giovanna Guerrini, Maurizio Leotta, Marina Ribaud: Physical Web for Smart Campus Management. WEBIST 2018: 277-284, 2017

Maurizio Leotta, Filippo Ricca, Diego Clerissi, Davide Ancona, Giorgio Delzanno, Marina Ribaud, Luca Franceschini: Towards an Acceptance Testing Approach for Internet of Things Systems. ICWE Workshops 2017: 125-138

Davide Ancona, Giorgio Delzanno, Luca Franceschini, Maurizio Leotta, Enrico Prampolini, Marina Ribaud, Filippo Ricca: An Abstract Machine for Asynchronous Programs with Closures and Priority Queues. RP 2017: 59-74

Davide Ancona, Luca Franceschini, Giorgio Delzanno, Maurizio Leotta, Marina Ribaud, Filippo Ricca: Towards Runtime Monitoring of Node.js and Its Application to the Internet of Things. ALP4IoT@iFM 2017: 27-42, 2016

Giorgio Delzanno, Arnaud Sangnier, Riccardo Traverso: Adding Data Registers to Parameterized Networks with Broadcast. Fundam. Inform. 143(3-4): 287-316 (2016)

Parosh Aziz Abdulla, Giorgio Delzanno: Parameterized verification. *Int. J. Softw. Tools Technol. Transf.* 18(5): 469-473 (2016)

Giorgio Delzanno: A unified view of parameterized verification of abstract models of broadcast communication. *Int. J. Softw. Tools Technol. Transf.* 18(5): 475-493 (2016)

Parosh Aziz Abdulla, Giorgio Delzanno, Othmane Rezine, Arnaud Sangnier, Riccardo Traverso: Parameterized verification of time-sensitive models of ad hoc network protocols. *Theor. Comput. Sci.* 612: 1-22 (2016)

Giorgio Delzanno: A Logic-based Approach to Verify Distributed Protocols. *CILC 2016*: 86-101

Giorgio Delzanno: Reachability Predicates for Graph Assertions. *RP 2016*: 63-76

Diego Calvanese, Giorgio Delzanno, Marco Montali: Verification of Relational Multiagent Systems with Data Types. *AAAI 2015*: 2031-2037

Giorgio Delzanno: Data Tracking in Parameterized Systems. *TGC 2015*: 32-46

Parosh Aziz Abdulla, Giorgio Delzanno, Marco Montali: Well Structured Transition Systems with History. *GandALF 2015*: 115-128